



ΔΙΕΘΝΕΣ
ΠΑΝΕΠΙΣΤΗΜΙΟ
ΤΗΣ ΕΛΛΑΔΟΣ

ΕΛΛΗΝΙΚΗ ΔΗΜΟΚΡΑΤΙΑ
ΔΙΕΘΝΕΣ ΠΑΝΕΠΙΣΤΗΜΙΟ ΤΗΣ ΕΛΛΑΔΟΣ
ΠΟΛΥΤΕΧΝΙΚΗ ΣΧΟΛΗ
ΤΜΗΜΑ ΜΗΧΑΝΙΚΩΝ ΠΛΗΡΟΦΟΡΙΚΗΣ,
ΥΠΟΛΟΓΙΣΤΩΝ ΚΑΙ ΤΗΛΕΠΙΚΟΙΝΩΝΙΩΝ
Πανεπιστημιούπολη Σερρών,
Τέρμα Μαγνησίας, 62124, Σέρρες

ΑΝΑΡΤΗΤΕΑ ΣΤΟ ΔΙΑΔΙΚΤΥΟ

Σέρρες, 09/09/2025

Πληροφορίες
Γραμματεία Τμήματος:
Ευλαμπία Μαραντίδου
Τηλ: 23210-49128
Email: info@ict.ihu.gr

Διεθνές Πανεπιστήμιο της Ελλάδος
Τμήμα Μηχανικών Πληροφορικής, Υπολογιστών και Τηλεπικοινωνιών
Αρ. Πρωτ.: ΔΦ 10.1/637_09/9/2025
Ημερομηνία: 09/9/2025

Θέμα: Συγκρότηση Εκλεκτορικού Σώματος για την πλήρωση μίας θέσης μέλους Δ.Ε.Π. στη βαθμίδα του Αναπληρωτή Καθηγητή, με γνωστικό αντικείμενο «Σχεδίαση και Προγραμματισμός Υπολογιστικών Συστημάτων σε Χαμηλό Επίπεδο» (APP 49734), του Τμήματος Μηχανικών Πληροφορικής, Υπολογιστών και Τηλεπικοινωνιών της Πολυτεχνικής Σχολής του Δι.ΠΑ.Ε.

Η Συνέλευση του Τμήματος Μηχανικών Πληροφορικής, Υπολογιστών και Τηλεπικοινωνιών στη συνεδρίασή της στις 03-09-2025/Πρακτικό 14 (θέμα 1^ο), αποφάσισε ομόφωνα τη Συγκρότηση του Εκλεκτορικού Σώματος για την πλήρωση μίας θέσης μέλους Δ.Ε.Π. στη βαθμίδα του Αναπληρωτή Καθηγητή, με γνωστικό αντικείμενο «Σχεδίαση και Προγραμματισμός Υπολογιστικών Συστημάτων σε Χαμηλό Επίπεδο» (APP 49734), του Τμήματος Μηχανικών Πληροφορικής, Υπολογιστών και Τηλεπικοινωνιών της Πολυτεχνικής Σχολής του Δι.ΠΑ.Ε., ως εξής:

Τακτικά μέλη

Εσωτερικά μέλη:

1. ΚΑΛΟΜΟΙΡΟΣ ΙΩΑΝΝΗΣ, Καθηγητής, Τμήμα Μηχανικών Πληροφορικής, Υπολογιστών και Τηλεπικοινωνιών, Διεθνές Πανεπιστήμιο της Ελλάδος, με γνωστικό αντικείμενο «ΕΝΣΩΜΑΤΩΜΕΝΑ ΣΥΣΤΗΜΑΤΑ ΚΑΙ ΗΜΙΑΓΩΓΟΙ», Αριθμός ΦΕΚ διορισμού Γ' 727/03.05.2019, κωδικός ΑΠΕΛΛΑ 10967

E-mail: ikalom@ihu.gr

<https://ikalom.wixsite.com/kalomiros>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Καλόμοιρου είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ενσωματωμένα συστήματα και τα ενσωματωμένα συστήματα αποτελούν υπολογιστικά συστήματα τα οποία προγραμματίζονται σε χαμηλό επίπεδο. Ο κ. Καλόμοιρος επίσης έχει δημοσιεύσει σημαντικό αριθμό εργασιών σε αυτή την περιοχή.

Ενδεικτικές δημοσιεύσεις:

1. Design and hardware implementation of a stereo-matching system based on dynamic programming, J. Kalomiros and J. Lygouras, Microprocessors and Microsystems Journal, Volume 35 Issue 5, July, 2011.
2. Comparative study of local SAD and Dynamic Programming for stereo-processing using dedicated hardware, J. Kalomiros and J. Lygouras, EURASIP Journal on Advances in Signal Processing Volume 2009, Article ID 914186, 18 pages (doi:10.1155/2009/914186).

2. ΚΑΖΑΡΛΗΣ ΣΠΥΡΙΔΩΝ, Καθηγητής, Τμήμα Μηχανικών Πληροφορικής, Υπολογιστών και Τηλεπικοινωνιών, Διεθνές Πανεπιστήμιο της Ελλάδος, με γνωστικό αντικείμενο «ΕΞΕΛΙΚΤΙΚΟ ΥΛΙΚΟ ΚΑΙ ΑΡΧΙΤΕΚΤΟΝΙΚΗ Η/Υ», Αριθμός Φ.Ε.Κ. διορισμού 707/12-08-10 Τεύχος Γ'- 1014/2-6-2015 Τεύχος Β', κωδικός ΑΠΕΛΛΑ 118.

E-mail: kazarlis@ihu.gr

<http://teachers.cm.ihu.gr/kazarlis/index.html>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Καζαρλή είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει αρχιτεκτονική Η/Υ που σχετίζεται με τη σχεδίαση υπολογιστικών συστημάτων. Επίσης, στα ερευνητικά ενδιαφέροντα του κ. Καζαρλή περιλαμβάνεται και ο προγραμματισμός υπολογιστικών συστημάτων. Ο κ. Καζαρλής έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. S. Kazarlis, J. Kalomiros, V. Kalaitzis, A. Balouktsis and D. Bogas, "Intrinsic evolution of digital circuits based on a reconfigurable hyper-structure," IEEE EUROCON 2015 - International Conference on Computer as a Tool (EUROCON), Salamanca, Spain, 2015, pp. 1-6, doi: 10.1109/EUROCON.2015.7313727
2. Kazarlis S.A., Kalomiros J., Kalaitzis V., "A cartesian genetic programming approach for evolving optimal digital circuits", (2016) Journal of Engineering Science and Technology Review, 9 (5), pp. 88 – 92, DOI: 10.25103/jestr.095.13.

3. ΒΑΡΣΑΜΗΣ ΔΗΜΗΤΡΙΟΣ, Καθηγητής, Τμήμα Μηχανικών Πληροφορικής, Υπολογιστών και Τηλεπικοινωνιών, Διεθνές Πανεπιστήμιο της Ελλάδος, με γνωστικό αντικείμενο «ΥΠΟΛΟΓΙΣΤΙΚΕΣ ΜΕΘΟΔΟΙ ΣΤΗ ΘΕΩΡΙΑ ΕΛΕΓΧΟΥ ΚΑΙ ΠΡΟΓΡΑΜΜΑΤΙΣΜΟΣ ΕΠΙΣΤΗΜΟΝΙΚΩΝ ΕΦΑΡΜΟΓΩΝ», Αριθμός Φ.Ε.Κ. διορισμού 2255/τΓ'/13-09-2022, κωδικός ΑΠΕΛΛΑ 18443.

E-mail: dvarsam@ihu.gr

<http://teachers.cm.ihu.gr/dvarsam/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Βαρσάμη είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει προγραμματισμό υπολογιστικών συστημάτων για επιστημονικές εφαρμογές. Επίσης, στα επιστημονικά ενδιαφέροντα του κ. Βαρσάμη περιλαμβάνεται ο παράλληλος προγραμματισμός. Τεχνικές παράλληλου προγραμματισμού εφαρμόζονται ευρέως σε υπολογιστικά συστήματα σε χαμηλό επίπεδο για την επιτάχυνση εκτέλεσης αλγορίθμων.

Ενδεικτικές δημοσιεύσεις:

1. Varsamis, Dimitris and Fotios Chanlioglou, (2018). "A Parallel Approach of Best Fit Decreasing Algorithm". In: WSEAS Transactions on Computers. 17 (9), pp. 79–85.
2. Varsamis, Dimitris, (2017). "On the parallel implementation of best fit decreasing algorithm in Matlab". In: Contemporary Engineering Sciences. 10 (19), pp. 945–952.

Επειδή στο Μητρώο του γνωστικού αντικείμενου της θέσης δεν υπάρχουν άλλοι εκλέκτορες από το Τμήμα, η συμπλήρωση του Εκλεκτορικού σώματος υλοποιείται με μέλη ΔΕΠ με ίδιο ή συναφές γνωστικό αντικείμενο άλλων Τμημάτων του ΔΙ.ΠΑ.Ε. ή άλλων Α.Ε.Ι. της ημεδαπής ή ομοταγών Α.Ε.Ι. της αλλοδαπής ή ερευνητές της ημεδαπής ή της αλλοδαπής, σύμφωνα με την κείμενη νομοθεσία.

Εξωτερικά μέλη:

4. ΔΑΣΥΓΕΝΗΣ ΜΗΝΑΣ, Αναπληρωτής Καθηγητής, Τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών, Πανεπιστήμιο Δυτικής Μακεδονίας, με γνωστικό αντικείμενο «ΑΡΧΙΤΕΚΤΟΝΙΚΗ ΥΠΟΛΟΓΙΣΤΙΚΩΝ ΣΥΣΤΗΜΑΤΩΝ», Αριθμός ΦΕΚ διορισμού 1655/Γ/07-06-2024, κωδικός ΑΠΕΛΛΑ 15228.

E-mail: mdasygenis@uowm.gr

<https://arch.ece.uowm.gr/mdasyg/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Δασυγένη είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει αρχιτεκτονική υπολογιστικών συστημάτων που σχετίζεται με τη σχεδίαση υπολογιστικών συστημάτων. Στα ερευνητικά ενδιαφέροντα του κ. Δασυγένη συγκαταλέγονται τα ενσωματωμένα συστήματα και ο συν-σχεδιασμός υλικού-λογισμικού. Ο κ. Δασυγένης έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. Sideris, A., Sanida, T. & Dasygenis, M. Hardware acceleration design of the SHA-3 for high throughput and low area on FPGA. J Cryptogr Eng 14, 193–205 (2024). <https://doi.org/10.1007/s13389-023-00334-0>
2. Sanida, T., Dasygenis, M. A novel lightweight CNN for chest X-ray-based lung disease identification on heterogeneous embedded system. Appl Intell 54, 4756–4780 (2024). <https://doi.org/10.1007/s10489-024-05420-2>

5. ΣΙΩΖΙΟΣ ΚΩΝΣΤΑΝΤΙΝΟΣ, Καθηγητής, Τμήμα Φυσικής, Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης, με γνωστικό αντικείμενο «ΨΗΦΙΑΚΑ ΚΥΚΛΩΜΑΤΑ ΚΑΙ ΕΝΣΩΜΑΤΩΜΕΝΑ ΣΥΣΤΗΜΑΤΑ», Αριθμός Φ.Ε.Κ. διορισμού 2528/9-7-2025 τ.Γ', κωδικός ΑΠΕΛΛΑ 16095.

E-mail: ksiop@auth.gr

<https://www.physics.auth.gr/people/229>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Σιώζιου είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ενσωματωμένα συστήματα και τα ενσωματωμένα συστήματα αποτελούν υπολογιστικά συστήματα που προγραμματίζονται σε χαμηλό επίπεδο. Επίσης, περιλαμβάνει ψηφιακά κυκλώματα που αποτελούν τη βάση για τη σχεδίαση

υπολογιστικών συστημάτων. Ο κ. Σιώζιος έχει δημοσιεύσει σημαντικό αριθμό εργασιών που σχετίζονται με την περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. K. Siozios, V.F. Pavlidis, and D. Soudris, "A Novel Framework for Exploring 3-D FPGAs with Heterogeneous Interconnect Fabric", ACM Transactions on Reconfigurable Technology and Systems (TRETs), Vol. 5, No. 1, pp. 4:1-4:23, March 2012.
2. H. Sidiropoulos, K. Siozios and D. Soudris, "A Novel 3-D FPGA Architecture Targeting Communication Intensive Applications", Journal of Systems Architecture (JSA), Vol. 60, No. 1, pp. 32-39, Jan. 2014

6. ΠΕΤΡΕΛΛΗΣ ΝΙΚΟΛΑΟΣ, Καθηγητής, Τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών, Πανεπιστήμιο Πελοποννήσου, Γνωστικό αντικείμενο «ΕΝΣΩΜΑΤΩΜΕΝΑ ΣΥΣΤΗΜΑΤΑ», Αριθμός Φ.Ε.Κ. διορισμού Τεύχος Γ' 1629/30.04.2025, κωδικός ΑΠΕΛΛΑ 20103

E-mail: npetrellis@uop.gr

<https://www.ece.uop.gr/staff/petrellis-nikos/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Πετρέλλη είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ενσωματωμένα συστήματα και τα ενσωματωμένα συστήματα αποτελούν υπολογιστικά συστήματα που προγραμματίζονται σε χαμηλό επίπεδο. Ο κ. Πετρέλλης έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. Adam G.K., Petrellis N., Kontaxis P.A., Stylianos T., COTS-based real-time system development: An effective application in pump motor control, (2020), Computers, 9 (4), art. no. 97, pp. 1 – 17, DOI: 10.3390/computers9040097.
2. Petrellis N., Gioulekas F., Birbas M., Design of a Multi-purpose Surface-EMG Readout System for Draft Control Applications, (2019), 5th Panhellenic Conference on Electronics and Telecommunications, PACET 2019, art. no. 8956253, DOI: 10.1109/PACET48583.2019.8956253.

7. ΑΣΗΜΑΚΗΣ ΝΙΚΟΛΑΟΣ, Καθηγητής, Τμήμα Τεχνολογιών Ψηφιακής Βιομηχανίας, Εθνικό & Καποδιστριακό Πανεπιστήμιο Αθηνών, Γνωστικό αντικείμενο «ΨΗΦΙΑΚΑ ΣΥΣΤΗΜΑΤΑ», Αριθμός ΦΕΚ διορισμού Γ' 1906/11.08.2022, κωδικός ΑΠΕΛΛΑ 11059

E-mail: nasimakis@uoa.gr

https://www.dind.uoa.gr/prosopiko/nikolaos_asimakis/

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Ασημάκη είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ψηφιακά συστήματα και τα ψηφιακά συστήματα αποτελούν τη βάση για τη σχεδίαση υπολογιστικών συστημάτων. Ο κ. Ασημάκης έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή.

Ενδεικτικές δημοσιεύσεις:

1. Assimakis N., Adam M., FIR implementation of the Steady-State Kalman Filter, (2008), International Journal of Signal and Imaging Systems Engineering, 1 (3-4), pp. 279 – 286, DOI: 10.1504/IJSISE.2008.0268.
2. Assimakis N., Tzialis G., Adam M., Polyzos A., Papanastasiou C., “Mobile position estimation and prediction using steady state Kalman filter”, International Journal of Computer Science and Information Technology Research, vol. 4, issue 3, pp: 261-272, 2016.

8. ΑΔΑΜ ΓΕΩΡΓΙΟΣ, Καθηγητής, Τμήμα Ψηφιακών Συστημάτων, Πανεπιστήμιο Θεσσαλίας, Γνωστικό αντικείμενο «ΛΕΙΤΟΥΡΓΙΚΑ ΣΥΣΤΗΜΑΤΑ ΚΑΙ ΑΡΧΙΤΕΚΤΟΝΙΚΗ Η/Υ», Αριθμός ΦΕΚ διορισμού Γ' 3181/24.12.2021, κωδικός ΑΠΕΛΛΑ 19506

E-mail: gadam@uth.gr

<http://gadam.users.uth.gr/index.htm>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Αδάμ είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει αρχιτεκτονική Η/Υ και η αρχιτεκτονική σχετίζεται με τη σχεδίαση υπολογιστικών συστημάτων. Στα ερευνητικά ενδιαφέροντα του κ. Αδάμ συγκαταλέγονται και τα συστήματα πραγματικού χρόνου όπου στην πλειοψηφία τους αποτελούν υπολογιστικά συστήματα που προγραμματίζονται σε χαμηλό επίπεδο. Ο κ. Αδάμ έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. Adam G.K., Parallelised Multithreaded Applications on a 4-core Field Programmable Gate Array (FPGA) Architecture, (2022), Recent Advances in Electrical and Electronic Engineering, 15 (3), pp. 255 – 264, DOI: 10.2174/2352096515666220603165247.
2. Adam G.K., Co-Design of Multicore Hardware and Multithreaded Software for Thread Performance Assessment on an FPGA, (2022), Computers, 11 (5), art. no. 76, DOI: 10.3390/computers11050076

9. ΠΑΠΑΚΩΣΤΑΣ ΔΗΜΗΤΡΙΟΣ, Καθηγητής, Τμήμα Μηχανικών Πληροφορικής και Ηλεκτρονικών Συστημάτων, Διεθνές Πανεπιστήμιο της Ελλάδος, Γνωστικό αντικείμενο «ΑΝΑΛΟΓΙΚΑ & ΨΗΦΙΑΚΑ ΣΥΣΤΗΜΑΤΑ ΗΛΕΚΤΡΟΝΙΚΩΝ», Αριθμός ΦΕΚ διορισμού 846/Γ/1-11-11, κωδικός ΑΠΕΛΛΑ 3820

E-mail: dpapakos@ihu.gr

<https://www.iee.i.hu.gr/staff/papakostas-dimitrios/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Παπακώστα είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ψηφιακά συστήματα ηλεκτρονικών. Η σχεδίαση υπολογιστικών συστημάτων είναι άρρηκτα συνδεδεμένη με ψηφιακά συστήματα ηλεκτρονικών. Επίσης, διδάσκει συναφή μαθήματα και έχει παρουσιάσει ερευνητικό έργο στην περιοχή αυτή, έχοντας δημοσιεύσει σημαντικό αριθμό άρθρων στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. Poulos S.P., Vassios V.D., Papakostas D.K., FPGA-based mixed-signal circuits testing system implementation, (2016), Journal of Engineering Science and Technology Review, 9 (6), pp. 131 - 134, DOI: 10.25103/jestr.096.19.

2. Papakostas D.K., Vassios V., Pourous S., Hatzopoulos A.A., Selecting input current waveforms using a hardware testing implementation incorporated in FPGAs, (2014), Proceedings of the International Conference on Microelectronics, ICM, art. no. 6842169, pp. 379 – 382, DOI: 10.1109/MIEL.2014.6842169.

10. ΔΟΣΗΣ ΜΙΧΑΗΛ, Καθηγητής, Τμήμα Πληροφορικής, Πανεπιστήμιο Δυτικής Μακεδονίας, Γνωστικό αντικείμενο «Προγραμματισμός, Σχεδίαση και Εφαρμογές Ψηφιακών Συστημάτων», Αριθμός ΦΕΚ διορισμού 489/26-05-2017 τ.Γ, κωδικός ΑΠΕΛΛΑ 2150

E-mail: mdossis@uowm.gr

<https://cs.uowm.gr/archiki-selida/prosopiko/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Δόση είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει προγραμματισμό και σχεδίαση ψηφιακών συστημάτων και τα ψηφιακά συστήματα αποτελούν υπολογιστικά συστήματα που προγραμματίζονται σε χαμηλό επίπεδο. Ο κ. Δόσης έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή.

Ενδεικτικές δημοσιεύσεις:

1. Michael Dossis, "Automated Extraction of Hardware Accelerators via an Intelligent Knowledge-based System", International Journal of Intelligent Information Processing (IJIIIP), vol. 1, no. 2, pp. 14-31, December 2010.
2. Michael F. Dossis, and Dimitris E. Amanatidis, "Image Processing Hardware using Cellular Neural Networks and High-Level Synthesis", Journal of Computer Vision and Image Processing, NewWorldPub Journal, ISSN 2160-3898, vol. 2, no. 4, December 2012, pp. 29-37.

11. ΦΟΥΡΛΑΣ ΓΕΩΡΓΙΟΣ, Καθηγητής, Τμήμα Πληροφορικής και Τηλεπικοινωνιών, Πανεπιστήμιο Θεσσαλίας, Γνωστικό αντικείμενο «ΥΠΟΛΟΓΙΣΤΙΚΑ ΣΥΣΤΗΜΑΤΑ ΚΑΙ ΜΕΘΟΔΟΛΟΓΙΕΣ ΔΙΑΓΝΩΣΗΣ ΣΦΑΛΜΑΤΩΝ ΓΙΑ ΤΗ ΒΕΛΤΙΣΤΟΠΟΙΗΣΗ ΛΕΙΤΟΥΡΓΙΑΣ ΥΒΡΙΔΙΚΩΝ ΚΑΙ ΡΟΜΠΟΤΙΚΩΝ ΣΥΣΤΗΜΑΤΩΝ», Αριθμός ΦΕΚ διορισμού Γ 3181 - 24.12.2021, κωδικός ΑΠΕΛΛΑ 13879

E-mail: gfourlas@uth.gr

<https://dit.uth.gr/?p=38898>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Φούρλα είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει υπολογιστικά συστήματα. Στα ερευνητικά ενδιαφέροντα του κ. Φούρλα συγκαταλέγονται τα ενσωματωμένα συστήματα, όπου τα ενσωματωμένα συστήματα αποτελούν υπολογιστικά συστήματα τα οποία προγραμματίζονται σε χαμηλό επίπεδο. Ο κ. Φούρλας έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή.

Ενδεικτικές δημοσιεύσεις:

1. Karras, G.C., Fourlas, G.K. Model Predictive Fault Tolerant Control for Omni-directional Mobile Robots. J Intell Robot Syst 97, 635–655 (2020). <https://doi.org/10.1007/s10846-019-01029-7>
2. Charalampos Liolios, Charalampos Doukas, George Fourlas, Ilias Maglogiannis, An overview of body sensor networks in enabling pervasive healthcare and assistive environments, PETRA '10: Proceedings of the 3rd International Conference on PErvasive Technologies

Related to Assistive Environments, June 2010 Article No.: 43, Pages 1–10,
<https://doi.org/10.1145/1839294.1839346>

Αναπληρωματικά μέλη

Εξωτερικά μέλη:

Επειδή στο Μητρώο του γνωστικού αντικείμενου της θέσης δεν υπάρχουν άλλοι εκλέκτορες από το Τμήμα, η συμπλήρωση των αναπληρωματικών εκλεκτόρων για το Τμήμα θα πραγματοποιηθεί από καθηγητές με ίδιο ή συναφές γνωστικό αντικείμενο άλλων Τμημάτων του ΔΙΠΑΕ ή άλλων Α.Ε.Ι. της ημεδαπής ή ομοταγών Α.Ε.Ι. της αλλοδαπής ή ερευνητές της ημεδαπής ή της αλλοδαπής, σύμφωνα με την κείμενη νομοθεσία.

1. ΒΟΛΙΩΤΗΣ ΣΤΑΜΑΤΙΟΣ, Καθηγητής, Γενικό Τμήμα, Εθνικό και Καποδιστριακό Πανεπιστήμιο Αθηνών, Γνωστικό αντικείμενο «ΨΗΦΙΑΚΑ ΣΥΣΤΗΜΑΤΑ - ΜΙΚΡΟΪΠΟΛΟΓΙΣΤΕΣ - ΤΕΧΝΟΛΟΓΙΑ ΜΕΤΡΗΣΕΩΝ», Αριθμός ΦΕΚ διορισμού 334/21-5-07, κωδικός ΑΠΕΛΛΑ 8571

E-mail: svoliotis@uoa.gr

https://www.core.uoa.gr/tmima/prosopiko/meli_didaktikoy_ereynitikoy_prosopikoy_dep/kathigit es_protis_bathmidas/stamatis_boliotis/

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Βολιώτη είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ψηφιακά συστήματα και μικροϋπολογιστές, που αποτελούν τη βάση για τη σχεδίαση και τον προγραμματισμό υπολογιστικών συστημάτων. Ο κ. Βολιώτης έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. T. Zahariadis, P. Trakadas, H. Leligou, P. Karkazis and S. Voliotis, "Implementing a Trust-Aware Routing Protocol in Wireless Sensor Nodes," 2010 Developments in E-systems Engineering, London, UK, 2010, pp. 47-52, doi: 10.1109/DeSE.2010.15.
2. Angelopoulos, A.; Michailidis, E.T.; Nomikos, N.; Trakadas, P.; Hatziefremidis, A.; Voliotis, S.; Zahariadis, T. Tackling Faults in the Industry 4.0 Era—A Survey of Machine-Learning Solutions and Key Aspects. *Sensors* 2020, 20, 109. <https://doi.org/10.3390/s20010109>.

2. ΜΠΑΜΝΙΟΣ ΓΕΩΡΓΙΟΣ, Καθηγητής, Τμήμα Μηχανικών Πληροφορικής και Ηλεκτρονικών Συστημάτων, Διεθνές Πανεπιστήμιο της Ελλάδος, Γνωστικό αντικείμενο «ΑΝΑΛΟΓΙΚΑ ΚΑΙ ΨΗΦΙΑΚΑ ΗΛΕΚΤΡΟΝΙΚΑ ΚΑΙ ΣΥΣΤΗΜΑΤΑ ΗΧΟΥ», Αριθμός ΦΕΚ διορισμού 13/20-1-06/ΝΠΔΔ, κωδικός ΑΠΕΛΛΑ 4328

E-mail: bamnios@ihu.gr

<https://www.iee.ihu.gr/staff/bamnios-georgios/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Μπαμνιού είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ψηφιακά ηλεκτρονικά που αποτελούν τη βάση για τη σχεδίαση υπολογιστικών συστημάτων. Το διδακτικό του έργο είναι συναφές καθώς διδάσκει μαθήματα σχεδίασης ψηφιακών συστημάτων και κυκλώματα.

3. ΤΑΡΧΑΝΙΔΗΣ ΚΩΝΣΤΑΝΤΙΝΟΣ, Καθηγητής, Τμήμα Χημείας, Δημοκρίτειο Πανεπιστήμιο Θράκης, με γνωστικό αντικείμενο «ΟΡΓΑΝΑ ΕΛΕΓΧΟΥ ΚΑΙ ΑΥΤΟΜΑΤΙΣΜΟΥ - ΣΥΣΤΗΜΑΤΑ ΑΥΤΟΜΑΤΟΥ ΕΛΕΓΧΟΥ», Αριθμός ΦΕΚ διορισμού 340/23-5-07, κωδικός ΑΠΕΛΛΑ 10562.

E-mail: ktarch@chem.duth.gr

<https://scholar.google.com/citations?user=wfvVcu4AAAAJ&hl=el>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Ταρχανίδη είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης. Τα όργανα ελέγχου και τα συστήματα αυτοματισμού περιλαμβάνουν υπολογιστικά συστήματα τα οποία προγραμματίζονται σε χαμηλό επίπεδο. Επίσης ο κ. Ταρχανίδης έχει δημοσιεύσει σημαντικό αριθμό εργασιών που σχετίζονται με ενσωματωμένα συστήματα και τον προγραμματισμό τους.

Ενδεικτικές δημοσιεύσεις:

1. Tarchanidis K.N., Lygouras J.N., Botsaris P., Voltage stabilizer based on SPWM technique using microcontroller, (2013) Journal of Engineering Science and Technology Review, 6 (1), pp. 38 - 43, DOI: 10.25103/jestr.061.08
2. Tarchanidis K.N., Pachidis T., Lygouras J.N., Tarchanidis J.N., PUMA internet task logging using the IDAC-1, (2014) Journal of Engineering Science and Technology Review, 7 (3), pp. 188 – 191, DOI: 10.25103/jestr.073.30

4. ΜΗΛΙΩΝΗΣ ΑΠΟΣΤΟΛΟΣ, Καθηγητής, Τμήμα Ψηφιακών Συστημάτων, Πανεπιστήμιο Πειραιώς, Γνωστικό αντικείμενο «ΚΑΤΑΝΕΜΗΜΕΝΑ ΚΑΙ ΕΝΣΩΜΑΤΩΜΕΝΑ ΣΥΣΤΗΜΑΤΑ», Αριθμός ΦΕΚ διορισμού 3064/τ.Γ'/22-11-2023, κωδικός ΑΠΕΛΛΑ 21935.

E-mail: meliones@unipi.gr

<https://www.ds.unipi.gr/faculty/meliones/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Μηλιώνη είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ενσωματωμένα συστήματα και τα ενσωματωμένα συστήματα αποτελούν υπολογιστικά συστήματα που προγραμματίζονται σε χαμηλό επίπεδο. Ο κ. Μηλιώνης έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. Meliones A., Filios C., A low-end versatile networked microcontroller embedded system for field control applications (2015) Proceeding - 2015 IEEE International Conference on Industrial Informatics, INDIN 2015, art. no. 7281726, pp. 149 - 155, DOI: 10.1109/INDIN.2015.7281726.
2. Meliones A., Filios C., Llorente J., Reliable Ultrasonic Obstacle Recognition for Outdoor Blind Navigation, (2022) Technologies, 10 (3), art. no. 54, DOI: 10.3390/technologies10030054

5. ΣΤΕΦΑΝΙΔΑΚΗΣ ΜΙΧΑΗΛ, Αναπληρωτής Καθηγητής, Τμήμα Πληροφορικής, Ιόνιο Πανεπιστήμιο, Γνωστικό αντικείμενο «Αρχιτεκτονική Υπολογιστικών Συστημάτων και Εφαρμογές Πληροφορικής», Αριθμός ΦΕΚ διορισμού Γ' 1499/28.09.2020, κωδικός ΑΠΕΛΛΑ 22597.

E-mail: mistral@ionio.gr

<http://www.ionio.gr/~mistral>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Στεφανιδάκη είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει αρχιτεκτονική υπολογιστικών συστημάτων που σχετίζεται με τη σχεδίαση υπολογιστικών συστημάτων. Ο κ. Στεφανιδάκης έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. D. Liourpis and M. Stefanidakis, "A Web service for embedded distributed computation," 13th Euromicro Conference on Parallel, Distributed and Network-Based Processing, Lugano, Switzerland, 2005, pp. 20-25, doi: 10.1109/EMPDP.2005.9.
2. Kotzanikolaou P., Magkos E., Vergados D., Stefanidakis M., Secure and practical key establishment for distributed sensor networks (2009) Security and Communication Networks, 2 (6), pp. 595 - 610, DOI: 10.1002/sec.102

6. ΠΑΝΑΓΙΩΤΟΠΟΥΛΟΣ ΔΗΜΟΚΡΙΤΟΣ, Καθηγητής, Τμήμα Μηχανικών Σχεδίασης Προϊόντων και Συστημάτων, Πανεπιστήμιο Δυτικής Μακεδονίας, Γνωστικό αντικείμενο «ΕΥΦΥΗ ΣΥΣΤΗΜΑΤΑ ΣΤΟ ΣΧΕΔΙΑΣΜΟ ΚΑΙ ΤΗΝ ΠΑΡΑΓΩΓΗ ΒΙΟΜΗΧΑΝΙΚΩΝ ΠΡΟΪΟΝΤΩΝ», Αριθμός ΦΕΚ διορισμού 1101/Γ/31-12-07 – 2155/7-6-2019/τ.Β' (μετακίνηση), 1101/31-03-2020/τ.Β' (οργανική θέση), κωδικός ΑΠΕΛΛΑ 2115.

E-mail: dpanagiotopoulos@uowm.gr

https://scholar.google.com/citations?hl=en&user=R-HoYmMAAAAJ&view_op=list_works&sortby=pubdate

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Παναγιωτόπουλου είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ευφυή συστήματα. Τα ευφυή συστήματα βασίζονται σε ενσωματωμένα συστήματα τα οποία προγραμματίζονται σε χαμηλό επίπεδο. Ο κ. Παναγιωτόπουλος έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. Panagiotopoulos D., Bourbakis N., The VLSI design of a two dimensional image processing array (1984) Microprocessing and Microprogramming, 14 (3-4), pp. 125 - 132, DOI: 10.1016/0165-6074(84)90005-X.
2. Singh Sanjeev K., Panagiotopoulos Dimokritos A., Darden Tanja R., Newcomb Robert W., Hardware oriented semistate descriptions of Functional Artificial Neural Networks (1997) Proceedings of the IEEE International Conference on Systems, Man and Cybernetics, 1, pp. 13 - 18, <https://www.scopus.com/inward/record.uri?eid=2-s2.0-0031335830&partnerID=40&md5=792faa87372c6f11662b062b0c670f8a>

7. ΜΠΙΣΔΟΥΝΗΣ ΛΑΜΠΡΟΣ, Καθηγητής, Τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών, Πανεπιστήμιο Πελοποννήσου, Γνωστικό αντικείμενο «ΕΦΑΡΜΟΣΜΕΝΑ ΗΛΕΚΤΡΟΝΙΚΑ ΣΥΣΤΗΜΑΤΑ ΚΑΙ ΚΥΚΛΩΜΑΤΑ», Αριθμός ΦΕΚ διορισμού 173/Γ/28-2-08, κωδικός ΑΠΕΛΛΑ 4843

E-mail: bisdounis@uop.gr

<https://www.ece.uop.gr/bisdounis/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Μπισδούνη είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ηλεκτρονικά συστήματα και κυκλώματα. Η σχεδίαση υπολογιστικών συστημάτων προϋποθέτει χρήση ηλεκτρονικών κυκλωμάτων και συστημάτων. Επιπλέον, στα ερευνητικά ενδιαφέροντα του κ. Μπισδούνη συγκαταλέγεται ο σχεδιασμός ενσωματωμένων συστημάτων και η ανάπτυξη αρχιτεκτονικών ειδικού σκοπού και αρχιτεκτονικών με ενσωματωμένους επεξεργαστές (system-on-chip). Ο κ. Μπισδούνης έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. S. Nikolaidis, N. Kavvadias, T. Laopoulos, L. Bisdounis, S. Blionas, Instruction-level energy modeling for pipelined processors, Journal of Embedded Computing, IOS Press, vol. 1, no. 3 (special issue on low-power embedded systems), pp. 317-324, March 2006.
2. L. Bisdounis, C. Dre, S. Blionas, D. Metafas, A. Tatsaki, F. Ieromnimon, E. Macii, Ph. Rouzet, R. Zafalon, L. Benini, Low-power system-on-chip architecture for wireless LANs, IEE Computers and Digital Techniques, vol. 151, no. 1, pp. 2-15, January 2004.

8. ΚΑΛΛΙΓΕΡΟΣ ΕΜΜΑΝΟΥΗΛ, Αναπληρωτής Καθηγητής, Τμήμα Μηχανικών Πληροφοριακών και Επικοινωνιακών Συστημάτων, Πανεπιστήμιο Αιγαίου, Γνωστικό αντικείμενο «ΣΧΕΔΙΑΣΗ ΟΛΟΚΛΗΡΩΜΕΝΩΝ ΚΥΚΛΩΜΑΤΩΝ ΕΙΔΙΚΩΝ ΕΦΑΡΜΟΓΩΝ», Αριθμός ΦΕΚ διορισμού 1341/τ. Γ'/02.05.2024, κωδικός ΑΠΕΛΛΑ 3032.

E-mail: kalliger@aegean.gr

<https://icsdweb.aegean.gr/kalliger/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Καλλίγερου είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς η σχεδίαση ολοκληρωμένων κυκλωμάτων ειδικών εφαρμογών επικεντρώνεται στη σχεδίαση υλικού και στη βελτιστοποίηση λογισμικού το οποίο αναπτύσσεται σε χαμηλό επίπεδο (κοντά στο υλικό) για την βέλτιστη χρήση πόρων του υλικού. Ο κ. Καλλίγερος έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. K. Pexaras, I. G. Karybali and E. Kalligeros, "Optimization and Hardware Implementation of Image and Video Watermarking for Low-Cost Applications," in IEEE Transactions on Circuits and Systems I: Regular Papers, vol. 66, no. 6, pp. 2088-2101, June 2019, doi: 10.1109/TCSI.2019.2907191.
2. G. Dimitrakopoulos, C. Kachris and E. Kalligeros, "Scalable Arbiters and Multiplexers for On-FPGA Interconnection Networks," 2011 21st International Conference on Field Programmable Logic and Applications, Chania, Greece, 2011, pp. 90-96, doi: 10.1109/FPL.2011.26.

9. ΧΑΔΕΛΛΗΣ ΛΟΥΚΑΣ, Καθηγητής, Τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών, Πανεπιστήμιο Πελοποννήσου, Γνωστικό αντικείμενο «ΤΕΧΝΟΛΟΓΙΑ ΥΛΙΚΟΥ (HARDWARE ENGINEERING) ΜΕ ΕΜΦΑΣΗ ΣΤΙΣ ΕΠΙΚΟΙΝΩΝΙΕΣ ΚΑΙ ΔΙΚΤΥΑ ΣΕ ΒΙΟΜΗΧΑΝΙΚΑ ΠΕΡΙΒΑΛΛΟΝΤΑ», Αριθμός ΦΕΚ διορισμού 39/20-4-1994 & 1994/Β/31-05-2019, κωδικός ΑΠΕΛΛΑ 9521.

E-mail: loukas@uop.gr

<https://www.uop.gr/staff-member/loukas>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Χαδέλλη είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει τεχνολογία υλικού που σχετίζεται με τη σχεδίαση υπολογιστικών συστημάτων. Ο κ. Χαδέλλης έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. V. Kapsalis, C. Fidas, L. Hadellis, C. Karavasilis, M. Galetakis and C. Katsenos, "A networking platform for real-time monitoring and rule-based control of transport fleets and transferred goods," 13th International IEEE Conference on Intelligent Transportation Systems, Funchal, Portugal, 2010, pp. 295-300, doi: 10.1109/ITSC.2010.5625183.
2. C. P. Antonopoulos, V. Kapsalis and L. Hadellis, "Optimal scheduling of smart homes' appliances for the minimization of energy cost under dynamic pricing," Proceedings of 2012 IEEE 17th International Conference on Emerging Technologies & Factory Automation (ETFA 2012), Krakow, Poland, 2012, pp. 1-4, doi: 10.1109/ETFA.2012.6489708.

10. ΚΑΡΡΑΣ ΔΗΜΗΤΡΙΟΣ, Αναπληρωτής Καθηγητής, Γενικό Τμήμα, Εθνικό & Καποδιστριακό Πανεπιστήμιο Αθηνών, Γνωστικό αντικείμενο «ΨΗΦΙΑΚΑ ΣΥΣΤΗΜΑΤΑ», Αριθμός ΦΕΚ διορισμού 241/28-9-05, κωδικός ΑΠΕΛΛΑ 1603.

E-mail: dakarras@uoa.gr

https://www.core.uoa.gr/tmima/prosopiko/meli_didaktikoy_ereynitikoy_prosopikoy_dep/anapliotes_kathigites/dimitrios_karras

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Καρρά είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ψηφιακά συστήματα και τα ψηφιακά συστήματα αποτελούν τη βάση για τη σχεδίαση υπολογιστικών συστημάτων. Ο κ. Καρράς έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. Karras, Dimitrios A. On defining an hierarchical Secure proxy agent architecture for embedded communication network applications (2012) 2012 20th Telecommunications Forum, TELFOR 2012 - Proceedings, art. no. 6419165, pp. 131 - 134, DOI: 10.1109/TELFOR.2012.6419165.
2. Papazoglou P.M., Karras D.A., A hardware based novel educational methodology for teaching microprocessor architectures using object oriented approach (2015) International Review on Computers and Software, 10 (10), pp. 1071 – 1079, DOI: 10.15866/irecos.v10i10.7790

11. ΤΖΙΑΛΛΑΣ ΓΡΗΓΟΡΙΟΣ, Καθηγητής, Τμήμα Πληροφορικής και Τηλεπικοινωνιών, Πανεπιστήμιο Θεσσαλίας, Γνωστικό αντικείμενο «ΠΡΟΓΡΑΜΜΑΤΙΣΜΟΣ Η/Υ - ΕΦΑΡΜΟΓΕΣ ΣΤΗΝ ΗΛΕΚΤΡΟΝΙΚΗ ΤΕΧΝΟΛΟΓΙΑ», Αριθμός ΦΕΚ διορισμού 123/14-2-2017 τ. Γ, 377/24-02-2021 τ. Γ(Φεκ μετακίνησης), κωδικός ΑΠΕΛΛΑ 823.

E-mail: gt@uth.gr

<https://dit.uth.gr/?p=38902>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Τζιάλλα είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει προγραμματισμό υπολογιστικών συστημάτων. Επίσης περιλαμβάνει εφαρμογές στην ηλεκτρονική τεχνολογία. Η σχεδίαση υπολογιστικών συστημάτων είναι άρρηκτα συνδεδεμένη με εφαρμογές ηλεκτρονικής τεχνολογίας. Ο κ. Τζιάλλας έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. M.I. Loupis, G.D. Tziallas, A knowledge-based framework for VLSI design, Microprocessing and Microprogramming, Volume 28, Issues 1–5, 1990, Pages 327-331, ISSN 0165-6074, [https://doi.org/10.1016/0165-6074\(90\)90198-I](https://doi.org/10.1016/0165-6074(90)90198-I).
2. G Tziallas, B Theodoulidis, A controller synthesis algorithm for building self-adaptive software, Information and Software Technology, Volume 46, Issue 11, 2004, Pages 719-727, ISSN 0950-5849, <https://doi.org/10.1016/j.infsof.2003.12.005>.

Ο Πρόεδρος
του Τμήματος Μηχανικών Πληροφορικής, Υπολογιστών και Τηλεπικοινωνιών
*

Δημήτριος Βαρσάμης
Καθηγητής

*Η υπογραφή έχει τεθεί στο πρωτότυπο που βρίσκεται στο αρχείο μας.